# 特集解説

# レジストプロセスの基本

正員佐々木 実\*

# **Basics of Resist Process**

Minoru Sasaki\*, Member

Basics of resist process are described including the practical techniques. The proximity patterning is cost-effective process having the potential realizing arbitrary 2-3µm width pattern. After explaining the standard processes and mechanisms, some issues in MEMS region is described.

**キーワード**:レジストプロセス,フォトリソグラフィ **Keywords**: resist process, photolithography

# 1. はじめに

フォトリソグラフィの基本は、基板面一括の並列処理で ある。工具を利用する機械加工と比較すると、微細にでき るほど製作デバイス数を増やせるなど、生産性も含めて威 力を発揮する。MEMS 分野の多くで、パターニングには、 ステッパではなくアライナによる近接露光を利用するであ ろう。費用対効果が高い。安定にパターニングできる最小 幅は 2-3µm、研究レベルではサブµm が目安である。上記パ ターンサイズを自在に扱えることは、魅力である。フォト リソグラフィの作業自体は明快で、多くの文献に説明があ る。但し、ある程度のノウハウの蓄積が必要となることが 多く、フォトリソグラフィをツールとして利用したい者に とってはハードルともなる。高価なアライナを利用してい るにも関わらず、得られるパターンが良くない等の経験を お持ちの方は、多いのではないだろうか。

本稿の機会を利用し,著者の知る範囲で具体例を紹介し つつ,基本ではあるがレジストプロセスの解説を試みる。

#### 2. 成 膜

図1は,経験の少ない学生が OFPR-800LB レジストを利 用してパターニングした例である。図1(a)は,一見して不良 である。(1)基板全体に細かなゴミが付いている。(2)レジ ストの色が均一ではなく,グラデーションがかった部分が ある。(3)上部にはピッチ 10µm のライン-アンド-スペース (デューティ比1:1)が用意されているが,幅 5µm のライ ンが,斜めになっていたり,無くなっていたりする。

原因を説明する。(1)の細かなゴミは勿論取り除くべきで

〒980-8579 名古屋市天白区久方 2-12-1

ある。大学ではよく行われるが、丸型ウェハをダイシング して、小さなチップ状にして使っている。この際のゴミと 考えられる。基板洗浄としては、ピラニア溶液(硫酸と過 酸化水素水)等、強い化学薬品による処理を学ぶ。実は、 図1(a)ではこの洗浄処理を行っている。しかし、ダイシング で最もありえるゴミは Si の破片である。ピラニア溶液は、 有機物に有効であり、Si は取れない。有機溶剤と綿棒のよ うな柔らかい繊維で、機械的に拭き取ることをお勧めする。 拭き取る方向は、往復させず、一定方向にすると良い。

(2)と(3)は同じ理由である。細かなパターンが流れてい ることから、パターン転写そのものは出来ているが、ウェ ットな現像処理で異常が起こったと推測できる。ポジレジ ストは、基本的に基板との密着が弱い。成膜の際、レジス トは液状態で基板上に引き伸ばされる。プリベークにより シンナーが抜け、体積収縮する。構造材料として考えると、 大きな膜応力が働いていると考えられる。微細パターン形 成は、言い方を替えれば、孤立したレジスト領域の製作で



図 1 パターニング例。(a) 初期結果, (b) 適切な処理 Fig. 1. Patterning results of (a) 1st trial carried out by beginner, (b) appropriate process.

<sup>\*</sup> 豊田工業大学

Toyota Technological Institute 2-12-1, Hisakata, Tenpaku-ku, Nagoya 468-8511

<sup>© 2011</sup> The Institute of Electrical Engineers of Japan.

ある。レジスト-基板間の接触面積が少なくなる。界面との 密着が弱いと、どうしても剥がれ易い。対策は、前処理に ある。図2が多くの教科書で紹介されるレジストプロセス 一連の工程である。前処理には、洗浄と、ヘキサメチルジ シラザン(HMDS)処理が含まれる。迅速に Si 表面から水 の多分子層を除去し疎水化する。図3にHMDS処理で生じ る表面改質を示す<sup>(1)</sup>。HMDS は Si 表面の OH と反応し,表 面を疎水性にする。実は、図1(a)の例でも利用しているので あるが、HMDS のスピンコート後、続けてレジストをスピ ンコートした。(2), (3)の問題が発生する場合, HMDS 塗 布後に高温ベークすることをお勧めする。制限が無ければ 200℃以上が望ましい。HMDS 分子は基板上に分解・固定さ れた場合に、界面活性剤として働く。HMDS に曝したのみ では、付随して生成したアンモニアや未反応の HMDS が Si 表面に残留している。270℃でベークしたものでは、これら の存在が確認されていない。レジストは基板に食いつくよ うになり、スピンコートのためにレジスト滴下した際、レ ジストが広がり難くなる様子が観察される。200℃ベークの 対策を施したものが図 1(b)である。良好なパターンは、レジ ストが有るか無いかの違いが明瞭である。中間色やにじみ は無い。

以上を踏まえると、レジスト膜厚選択の指針が理解され る。微細パターン実現には、許される範囲でレジスト膜は



Fig. 3. Si surface modification using HMDS treatment.

薄くすることが基本である。レジスト-基板間の接触面積が 同じで、レジスト膜が厚くなると、塗膜応力の膜厚分の積 分値が大きくなるため、剥離し易くなる。MEMS 特有の厚 膜レジストでは、低密着性に加えクラック発生が共通して 問題となる。材料による解決が主ではあるが、取り扱い上 の注意点もある。基板を高温状態から取り出すなどの場合、 熱伝導率の低いものを介すなどして、急峻な温度変化によ る、温度衝撃を避けることである。

#### 3. 露 光

成膜までが正しく行われていれば,解像力を第一に決め るのは露光である。微細パターンの転写には、ハードコン タクトを意識されるであろう。僅かなギャップでも、光伝 搬と共に、光強度分布がマスクのそれと変わってしまうか らである。フレネル回折であり、コルニュの螺旋から予測 できる<sup>(2)</sup>。UV 光の波長が単一かつコリメート光である仮定 の下に、全幅 3µm の開口を通り抜けた後、空間的な強度パ ターンを計算したものが図 4 である。波長λは 400nm, 媒 質は大気とした。マスク-観察面間ギャップが伝搬に伴って, 0から大きな値に変化すると(図中のパラメータはギャップ を規格化した値 *m*=gap/{(opening width)<sup>2</sup>/λ}),光強度空間分 布が開口の矩形から中心にピークを持つ山状に変化する。 一種のレンズとして働いており,マイクロレンズ製作に利 用する報告がある程である。フレネル回折は m<0.5 の範囲 に対応する<sup>(3)</sup>。これを越えると光強度分布の横広がりが顕著 となる。開口幅領域に光強度が残っている m=0.35 までがマ スクパターンに近いと仮定すると、パターニングできる幅 との関係は以下のように表される。

 $gap \le \frac{0.35 \text{ (opening width)}^2}{\lambda}$  .....(1)

gap はマスク直下からの距離である。この関係をグラフにしたものが図5である。開口幅3µmに対しては、ギャップは8µm以下にすべきことが分かる。これは1点ではなく、基板全面で満たす必要がある。

実際のアライナでは、UV の光束は完全に平行ではない。









著者の経験では、コリメーションは±10°程度である<sup>(4)</sup>。斜 め入射の光によって、フレネル回折の回折縞を空間的に重 ね合わせ, 縞が目立たないようにする意図もある。しかし, これはレジストとマスクが近接した配置を確保できる前提 での, 追加の機能である。近接が十分でない場合, パター ンのエッジがぼけ易い。8µm ギャップで、±10°の UV 光 が入射すると,幾何学的に両側から各々1.4µm 分の食い込み があることになる。ギャップは、より小さな値にせざるを 得ない。研究であれば完全なコンタクト状態を利用しても 差し支えない。しかし、マスクとレジスト面の接触に由来 する欠陥が発生するため, ギャップを数µm 入れる近接露光 が利用される。実用レベルにおいて解像力が 2-3µm と言わ れる理由である。

#### 4. レジスト材料

露光の他,解像力には、光学像をパターンとして再現す るレジスト材料の役割が大きい。図6に基本的なレジスト 特性を示す。露光量と現像後レジストの残存膜厚からなる 特性曲線である。ここで γ は曲線の傾きである。

 $\gamma = \tan \varphi$  .....(2) 要求されるのは(a)γ が高い,(b)残存膜厚が十分に取れ膜厚 減少が小さい,(c)しきい露光量が低い,ことである。UVエ ネルギがあるしきい値を越えた際に、膜の性質が急峻に変 化することで、光強度はある程度の裾野を持つ空間分布を 持つにも関わらず、膜が残るか否かの急峻な2値化した空 間分布を作り出す。垂直に近い壁をレジストパターンが持 つには、極めて非線形な変化を内部で作り出すことが必要 となる。

厚膜であっても、垂直パターンと高感度を実現するもの に、図7に示す化学増幅型レジストがある。IC 製作におい ては KrF 光源 (λ=248nm) とともに利用されはじめた。この レジストには、ベースポリマー、溶解抑止剤(ネガ型の場 合は架橋剤)に加え、酸発生剤が含まれている。露光によ り酸が発生する。次工程の露光後加熱 (PEB, post-exposure bake) により酸が拡散し, 触媒作用によって同じ酸が次々と 溶解抑止剤を分解する。フォトン入射量が少なくても多く





図7 従来型と化学増幅型レジストの原理

Fig. 7. Working principle of conventional and chemically amplified resists.

の溶解抑止剤を分解するため、高感度化する。酸の拡散距 離によりレジスト感度、パターン形状は異なることになる。 拡散距離が長いほどレジスト感度は上昇するが、長すぎる と酸が未露光領域にまで拡散し,形状劣化を引き起こすた め、トレードオフがある。

厚膜レジストは、UV 光の透過率が高い必要がある。吸収 のために光がレジスト層を通過できなければパターン形成 できないからである。通過しても、レジストの表面側と基 板側とで極端に露光量が異なると、パターン側壁が垂直に ならない。また、現像はレジスト表面側から現像液が接触 することで基板に向かって順に進行する。表面側ほど現像 液に触れる時間が長くなり、表面側の方が長時間現像され る。露光部が溶解するポジ型レジストでは、どうしても表 面側で露光量が多くかつ現像時間も長くなる。表面側は溶 解し易く,基板側は溶解し難い。すなわち,側壁を垂直に し難い。逆に、露光部が不溶となるネガ型レジストでは、 強く露光されて溶け難い表面側が,長く現像されるため, より溶解する条件となり、相殺し合って垂直壁を得易い。

厚膜レジストで垂直パターンを形成するには,透過率の高 いネガ型レジストを用いるのが原理的に有利になる。

代表的 MEMS 用レジストである, Microchem 社の SU-8 は 化学増幅型の厚膜ネガ型レジストである。UV 光に対する透 過性が高く,厚さ 100µm 以上の構造も形成可能である。推 奨光源は i線(365nm)であるが,広帯域紫外線光源 (350-400nm)での露光が可能である。SU-8の主成分はビス フェノール A ノボラックで,これに光酸発生剤を添加して いる。速乾性・塗布性の向上,密着力向上,塗膜応力低減 の改良が続けられている<sup>(5)</sup>。

通常レジストは膜厚変化に対して適性露光量が変化する が,SU-8 は露光量変化にあまり左右されない。UV 透過率 が高く,100µm 程度の膜厚ではUV 吸収量が大きくないた めである。膜厚が厚く,精細なパターンを必要とする場合 は,現像液槽の攪拌や超音波処理を併用するべきである。 但し,微細パターンの倒れや剥がれとのトレードオフがあ る。乾燥時に発生する,リンス液の表面張力が主要因であ る。表面張力 72kN/m の水ではなく,24kN/m の第3ブチル アルコール 50%水溶液が利用されることもある。但し,一 般に表面張力の小さな液はレジストと基板との界面に侵入 し易く,パターン剥がれを起こし易い。工程が複雑になる が,昇華を利用した凍結乾燥法を用いると,表面張力をほ ぼ0に低減できる。

## 5. エッジバンプ

エッジバンプは、基板エッジに溜まったレジストの塊で ある。丸型ウェハに比べて、ダイシングしたチップを利用 する場合は、基板厚みは同じでありながらエッジ-エッジ間 の距離が短くなるため、剛性が高くなる。基板の反りによ って近接条件を確保することは期待できない。一箇所でも 大きな塊があると、マスク-基板間の近接が取れなくなり、 全面の結果に影響する。著者は、2cm 角程度にカットした チップを利用することが多いが、中心膜厚 2.8µm のレジス トで、少なくとも高さ 11um のエッジバンプ部があることを 観察している。微細パターン形成には、無視できない値で ある。ダイシングによる Si のバリがある場合は, エッジバ ンプがより大きくなり易い。ダイシングを,45°テーパ(基 板面寸法で~150µm)の面取り状にするベベルカットで行う と, エッジバンプは~4um に抑制されたが無くすまでには 至っていない。アセトン等の溶剤を含ませた綿棒等で拭い 取ることが望ましい。著者の場合, 面内寸法で~1mm の領 域まで拭い取ることも少なくない。また, 異形ウェハにス ピンコートすると、高い確率で裏面にもレジストが回り込 む。アライナは、マスクと基板面の近接をアシストするた めに互いを機械的に押す。平行度が出ていなければ悪影響 を与える。取り除くことが望ましい。次に紹介する回折格 子の場合, 裏面エッジバンプ除去によりパターニング成功 率が20から80%に上がった。

図 8(a)は基板全面にピッチ 1.67µm のライン-アンド-スペ ース (デューティ比 1:1) を転写した結果である。回折格



図8 ウェハ全面の回折格子 (ピッチ 1.67µm) パターン結果。 (a) 空気界面。(b) 純水との界面 Fig. 8. Overall patterning result of 1.67µm-pitch line and space

having (a) air-resist and air-mask interfaces, (b) water-resist and water-mask interfaces.

子特有の色に加え,全体に干渉パターンによるムラが確認 できる。原因は、マスク-基板間ギャップで生じる UV 光の 干渉縞である。ランプからの白色光であるので、ギャップ を広げれば、干渉縞は無くせる。意図するパターンが太け れば、ギャップを広げても問題無いが、(1)式から分かるよ うに細線パターンでは opening width が小さく、フレネル領 域が狭いため、解像度が落ちてしまう。そこで、マスク-基 板間に純水を導入した(純水を基板表面に滴下してアライ ナに導入)。フォトレジストは屈折率 n の比較的高い材料 (n~1.6) である。空気 (n=1.0) -レジスト界面、空気-ガラ ス (n=~1.5、青板ガラス相当)界面での屈折率差がある。 これにより界面反射および干渉縞が目立ちやすい。水 (n=1.3) の導入により、界面での屈折率差が減る<sup>(6)</sup>。図 8(b) がパターニング結果である。干渉縞が軽減し、ピッチ 1.67µm の一様なライン-アンド-スペースが得られた。

## 6. プロセスマージン

アライナ利用時の主たる関心事は露光時間の設定である が、前述のような対策が取れた場合に、露光量の変化がど の程度のパターン寸法の変化をもたらすのかについて例を 挙げる。図9は、露光量を変化させた際の、ライン-アンド-スペースのラインおよびスペース幅である。マスクデザイ ンはデューティ比1:1である。レジストはポジ型である。 図 9(a)は AZ 1500 の膜厚 2.85µm でピッチ 10µm, 図 9(b)は TMMR P-W1000PM の膜厚 7.74µm でピッチ 100µm である。 ラインとスペースの幅は1:1 であるべきであるので,図9(a) では最適露光量が~4s(45.6mJ/cm<sup>2</sup>)と分かる。図 9(b)では ~7s (82.6 mJ/cm<sup>2</sup>) である。例えば図 9(a)において露光量を 最適値の2倍にすると、幅5µmデザインのラインが3.9µm の幅となる。言い方を替えれば、デザイン値の 78%は確保 されている。単純な内挿を取ると、適切な近接露光であれ ば、最適露光量から~10%変化しても、パターン幅の変動は 数%程度であることになる。スピンコートによるレジスト膜 厚,UV ランプからの強度分布などに同程度の揺らぎがある 訳であるから,フォトリソグラフィはトレランスをある程 度持つ技術であるとも言える。著者の経験としては、露光 量や現像時間のわずかな差で結果が激変する現象が観察さ



図 9 露光時間に対するラインアンドスペースのパターン サイズの変化。ピッチ (a) 10 µm (b) 100 µm Fig. 9. Size dependence of line-and-space on exposure time. Pitch sizes are (a) 10 µm and (b) 100 µm.

れるのであれば,近接状態が安定して得られていない可能 性を検討することは価値がある。

なお、特に異形ウェハにおいて、パターンサイズの評価 はレジスト膜厚が代表値となる部分で行うべきである。四 角形チップにレジストをスピンコートした場合、4つのコー ナ付近でレジスト膜の色が異なる領域ができる。この部分 で、基板全面に対する判断を行ってはいけない。

#### 7. UV キュア

UV キュアはドライエッチングの際にレジストのプラズ マ耐性を上げる処理として知られる(特に g/i 線用レジス ト)。MEMS 特有の利用もできるので紹介する。処理は,減 圧または N₂雰囲気下で水分を除去して,80℃以上に加熱し ながら UV を照射する。主たるレジスト材料はノボラック樹 脂と感光剤ナフトキノンジアジド(NQD)である。NQD は, 通常露光で発生するインデンカルボン酸を生成せず,樹脂 とエステル化反応を起こして,仲立ちとなり架橋反応をす る。分子量が増加しレジストを硬化させる。UV キュアした レジストは感光性が無くなると共に,もとのシンナーに曝 しても形崩れしなくなる。パターニングしたレジスト上に, 更にレジストを重ね塗りし,パターニングしても、下地形 状は劣化せず,多層構造が作れる。

図 10 は筆者らの手作り UV キュア装置である。UV ラン プハウス,石英窓を持つチャンバ,ホットプレート,ダイ



図 10 UV キュア装置の例 Fig. 10. Example of UV curing equipment.



アフラム真空ポンプから構成される。レジストのリフロー が起こっては都合が悪いため、加熱はプリベーク温度と同 じ90℃とした。この温度ではバイトンOリングが利用でき るので、真空室をホットプレート面に密着する真空フラン ジで構成した。真空~10kPaで、250Wの超高圧水銀ランプ 光(主波長 240~380nm)を 30分間照射した。この前処理 として、サンプルをセットしてから、真空排気とホットプ レート温度上昇の待ち時間~30分を水分除去に利用した。

UV キュア処理を利用したプロセス例を図 11 に示す。(a) 通常のパターニングを行う。ピッチ 160µm のライン-アンド -スペースである。(b) UV キュアを行う。次に,同じレジス トをスピンコートする。同じライン-アンド-スペースパター ンであるが,(c)向きを直交させてパターニングし,メッシ ュ構造を形成した。図 11(d)は実際に得たパターンのプロフ ァイルである。レジストの重なり領域は,膜厚がほぼ 2 倍 となった。

図 12 は AZ 1500 膜厚~2.9µm レジストの UV キュア前後



図 13 UV キュアを利用したマイクロミラー製作プロセス (関連部分)。右側はトーションバー部分の拡大図 Fig. 13. Parts of fabrication sequence of micromirror.

の膜厚変化である。UV キュア後に約 0.2µm 膜厚減少する。 この減少量は Si 基板上に直接成膜されたレジスト (Number 1) でも、パターニングした下層レジストの上に重ね塗りし たレジスト (Number 2-4) でも、ほぼ一定であった。

UV キュア処理を応用したマイクロミラー製作プロセス 例を紹介する。SOI 基板上に膜厚 0.3µm の poly-Si を成膜し, 薄膜からなるトーションバーを形成するプロセスである<sup>(7)</sup>。 SF<sub>6</sub>ガスを利用して poly-Si および結晶 (c-) Si をエッチング する。F ラジカルを利用する Si エッチングは等方性である のでトーションバー上面からだけでなく, 側壁面からもエ ッチングされる。デバイス Si 層厚は 10µm あり, アンダー エッチングによりトーションバーをリリースする。この際, 幅 5µm のトーションバーが無くなることが頻発した。トーションバー側壁の保護が不可欠となる。パターニングし直すと、アライメント精度分だけ、回転中心軸とアクチュエータ構造等が位置ずれする。そこで、図 13 のプロセス(関連部分のみ示す)とした。(a)トーションバーの poly-Si エッチングは UV キュアしたレジストを利用する。(b)エッチング後、もう 1 層のレジスト成膜と、より太いパターンによって、トーションバー側壁を覆った。他は、下地の UV キュアしたレジストを後の c-Si エッチングに使う。挿入写真はレジストパターンの様子である。(c)c-Si アンダーエッチングによりトーションバーをリリースし、後のアクチュエータ構造製作に続く。Al 等のメタルマスクを利用する方法も考えられるが、プラズマチャンバのメタル汚染とのトレードオフがある。UV キュア処理は、有機材料のみによる多段マスクを実現する。

#### 8. おわりに

レジストプロセスに関して,通常は議論に現れ難い部分 も含めて紹介した。近接露光そのものは単純であるので, 原理と照らし合わせて,判断の参考になれば幸いである。

紹介した内容には,先端研究施設共用イノベーション創 出事業(ナノテクノロジー・ネットワーク)を通し,梶原 建 専任支援員と協力したもの,文部科学省 私立大学戦略 的研究基盤形成支援事業での結果が含まれる。

(平成 22 年 11 月 5 日受付)

# 文 献

- (1) 山岡亜夫 監修:「レジスト材料ハンドブック」,第12章,リアライ ズ社 (1996)
- (2) E. Hecht : "Optics", Chapter 10, Pearson Education Inc. (2002)
- (3) 鶴田匡夫:「応用光学I」, 第3章, 培風館 (1999)
- (4) V. K. Singh, M. Sasaki, K. Hane, Y. Watanabe, H. Takamatsu, M. Kawakita, and H. Hayashi : "Deposition of thin and uniform photoresist on three-dimensional structures using fast flow in spray coating", J. Micromech. Microeng., Vol.15, pp.2339-2345 (2005)
- (5) 江刺正喜 監修:「MEMS マテリアルの最新技術」,第1章6節,シ ーエムシー出版 (2007)
- (6) K.-S. Chang, S. Tanaka, and M. Esashi : "A micro-fuel processor with trench-refilled thick silicon dioxide for thermal isolation fabricated by water-immersion contact photolithography", J. Micromech. Microeng., Vol.15, pp.S171-S178 (2005)
- (7) M. Sasaki, M. Fujishima, K. Hane, and H. Miura : "Simultaneous Realization of Stabilized Temperature Characteristics and Low-Voltage Driving of Micromirror Using Thin Film Torsion Bar of Tensile Poly-Si", IEEE J. Selected Topics in Quantum Electronics, Vol.15, pp.1455-1462 (2009)



(正員) 1995 年名古屋大学大学院工学研究科博 士課程(電気工学・電気工学第二および電子工 学専攻)修了。日本学術振興会特別研究員(PD) を経て, 1996 年東北大学工学部助手, 2000 年 同講師, 2001 年同助教授, 2007 年豊田工業大 学教授,現在に至る。光 MEMS(センサ(可視, 赤外),アクチュエータ),立体加工,プラズマ 関連の研究に従事。日本機械学会,精密工学会,

応用物理学会, IEEE 各会員。博士(工学)。